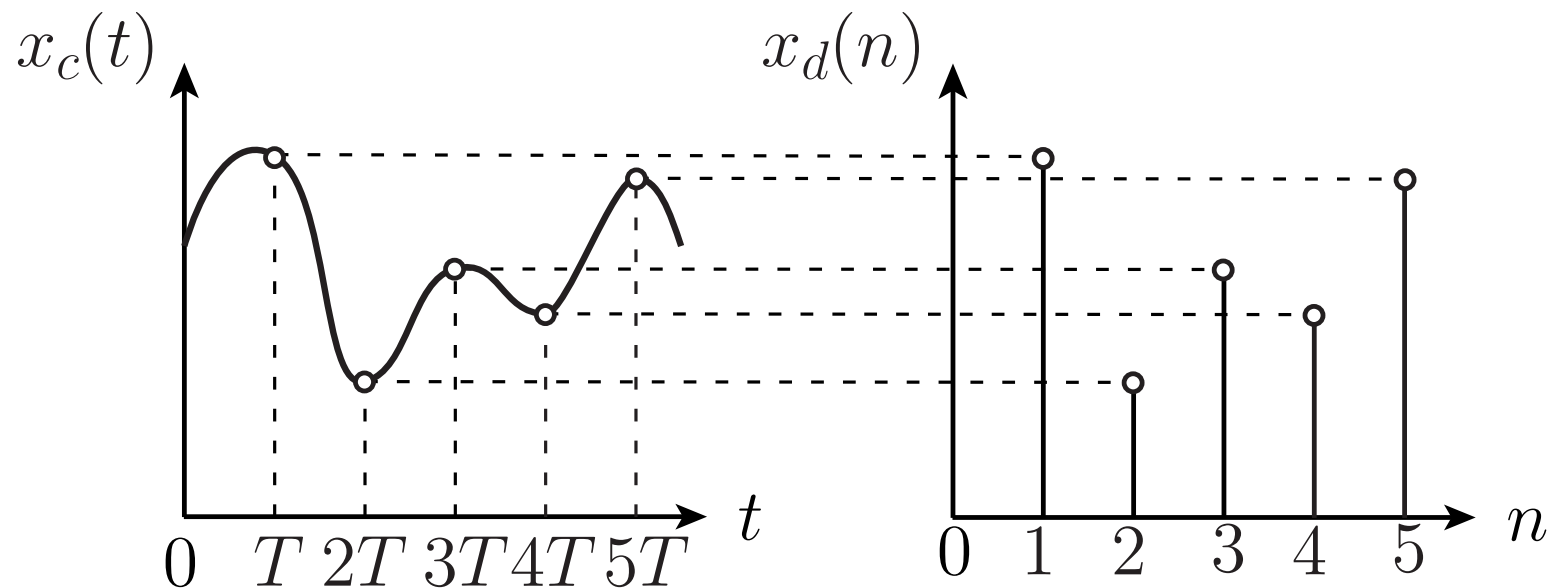


離散時間系フィルタの構成 (スイッチトキャパシタフィルタ)

z変換とその性質



$x_c(t)$: 連続時間信号
 $x_d(n)$: 離散時間信号

理想サンプリング

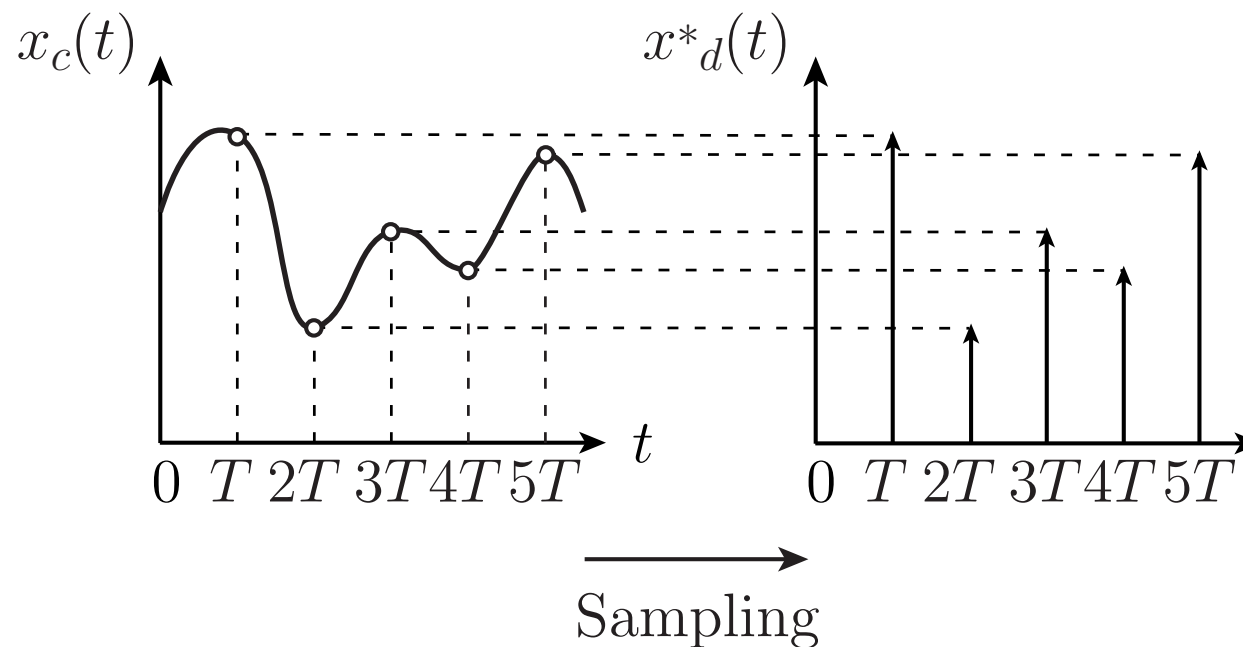
$\delta(t)$: デルタ関数

定義： $\int_{-\infty}^{\infty} \delta(t)\varphi(t)dt = \varphi(0)$

ただし、 $\varphi(t)$ はテスト関数と呼ばれ、
ある t_0 について $|t| > t_0$ のときは $\varphi(t) = 0$ となり、
何回でも微分可能な関数。

$$x_d^*(t) = \sum_{n=-\infty}^{\infty} x_c(t) \delta(t - nT) \quad \int_{-\infty}^{\infty} \delta(t) \varphi(t) dt = \varphi(0)$$

離散時間信号の連続時間^仮表現



$$x_d^*(t) = \sum_{n=-\infty}^{\infty} x_c(t) \delta(t-nT) = x_c(t) \delta_T(t)$$

$$X_d(j\omega) = \int_{-\infty}^{\infty} \sum_{n=-\infty}^{\infty} x_c(t) \delta(t-nT) e^{-j\omega t} dt$$

$$= \sum_{n=-\infty}^{\infty} \int_{-\infty}^{\infty} x_c(t) \delta(t-nT) e^{-j\omega t} dt$$

$$= \sum_{n=-\infty}^{\infty} x_c(nT) e^{-j\omega nT}$$

$x_c(nT) = x_d(n)$ であり, z を $e^{j\omega T}$ で置き換えると

(両側) z 変換

$$z\text{変換の定義} : X_d(z) = \sum_{n=-\infty}^{\infty} x_d(n) z^{-n}$$

$$H(z) = \sum_{n=-\infty}^{\infty} h(n)z^{-n}$$

z 変換の性質(1)

$$\sum_{n=-\infty}^{\infty} h(n-1)z^{-n} = \sum_{l=-\infty}^{\infty} h(l)z^{-(l+1)} = \left(\sum_{l=-\infty}^{\infty} h(l)z^{-l} \right) z^{-1} = H(z)z^{-1}$$

z 変換の性質(2)

$H(z)$ の周波数特性

$z=e^{j\omega T}$ を代入

z 変換の性質(3)

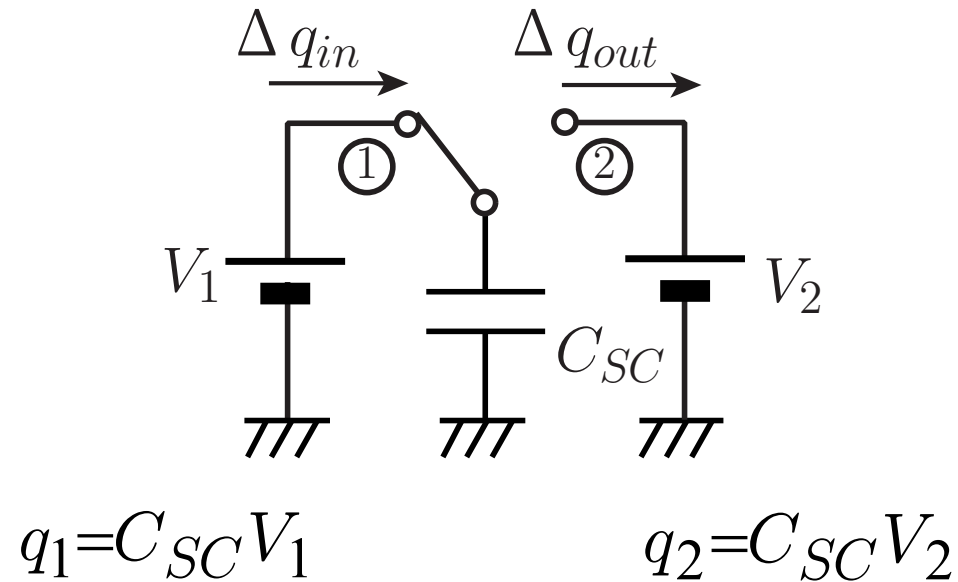
$s_i=\sigma_i+j\omega_i$ と置いたとき

$|z_i|=|e^{s_i T}|$ に $s_i=\sigma_i+j\omega_i$ を代入すると

$$|z_i|=|e^{(\sigma_i+j\omega_i)T}|=|e^{\sigma_i T}||e^{j\omega_i T}|=|e^{\sigma_i T}|<1$$

$\sigma_i<0$ なら安定

スイッチトキャパシタ回路の動作原理



$$q_2 + (q_1 - q_2) = q_1 \quad \longrightarrow \quad \Delta q_{in} = q_1 - q_2 = C_{SC} (V_1 - V_2)$$

$$q_1 - (q_1 - q_2) = q_2 \quad \longrightarrow \quad \Delta q_{out} = q_1 - q_2 = C_{SC} (V_1 - V_2)$$

$$\Delta q = \Delta q_{out} = \Delta q_{in}$$

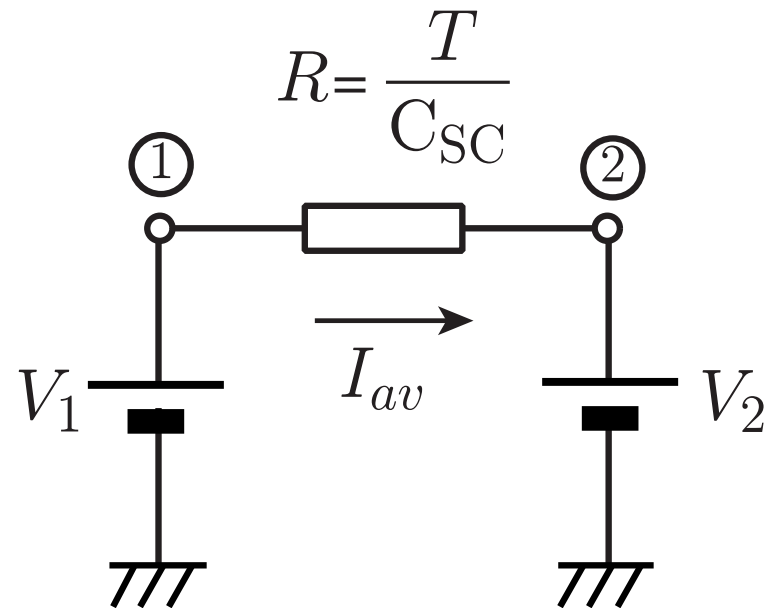
近似モデル

$\Delta q = \Delta q_{out} = \Delta q_{in}$ スイッチング周期： T

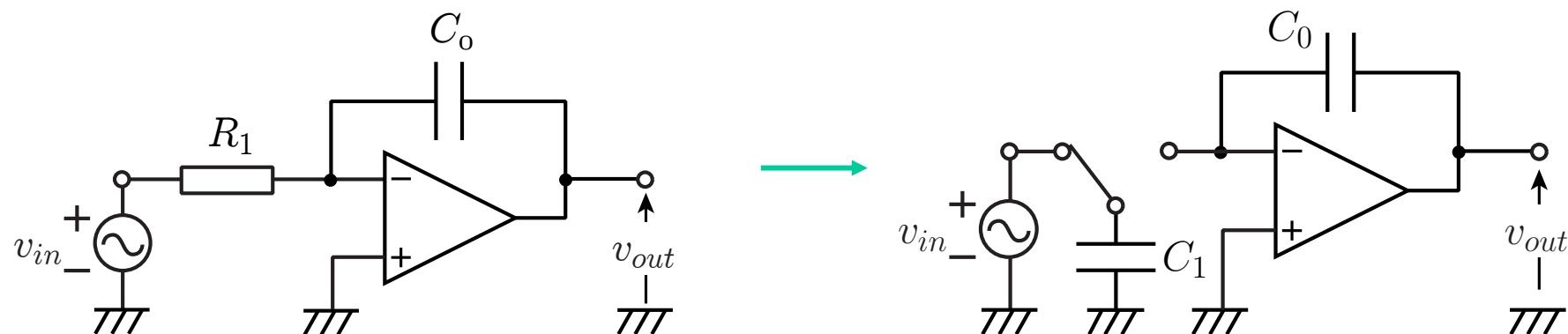
T 秒間に Δq の電荷が移動

平均電流：
$$I_{av} = \frac{\Delta q}{T} = \frac{C_{SC}(V_1 - V_2)}{T}$$

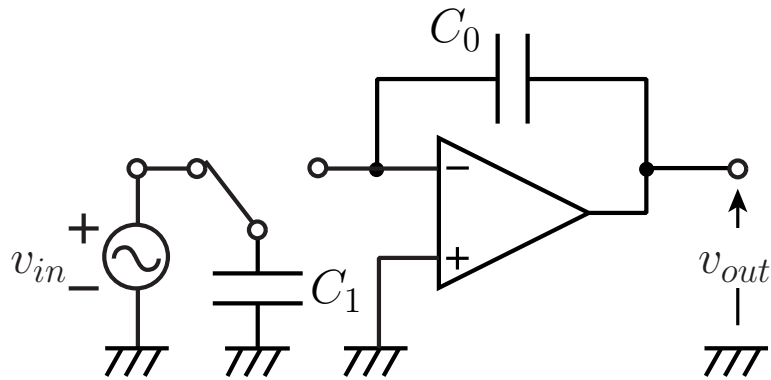
等価抵抗：
$$R = \frac{T}{C_{SC}}$$



基本スイッチトキャパシタ積分回路



問 スイッチと容量を等価抵抗で置き換えることにより、スイッチトキャパシタ積分回路の伝達特性 $\frac{v_{out}}{v_{in}}$ を求めよ。ただし、スイッチング周期を T とする。



$$T(s) = \frac{v_{out}}{v_{in}} = \frac{-C_1}{sC_0T}$$

特性： 容量比 & スイッチング周期

$$C_0=1\text{nf}, C_1=1\text{nf}$$

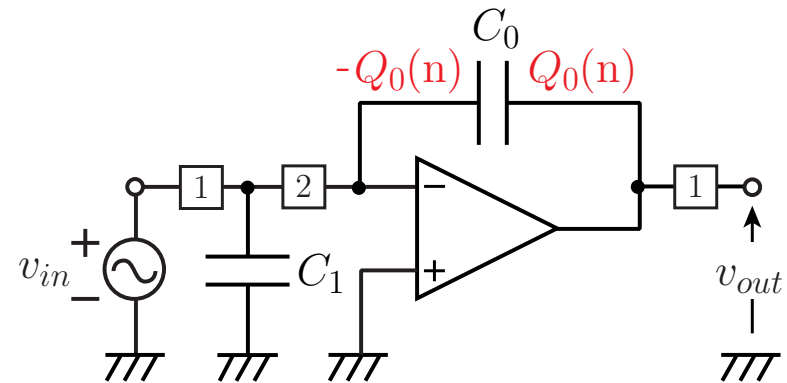
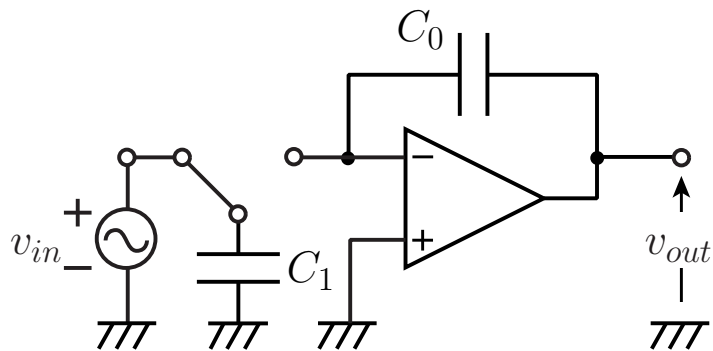
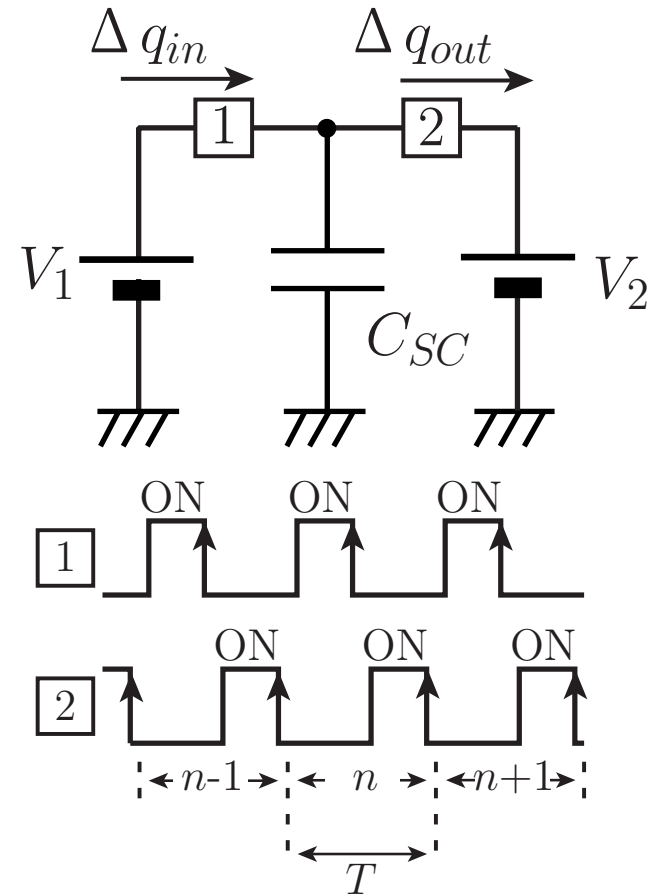
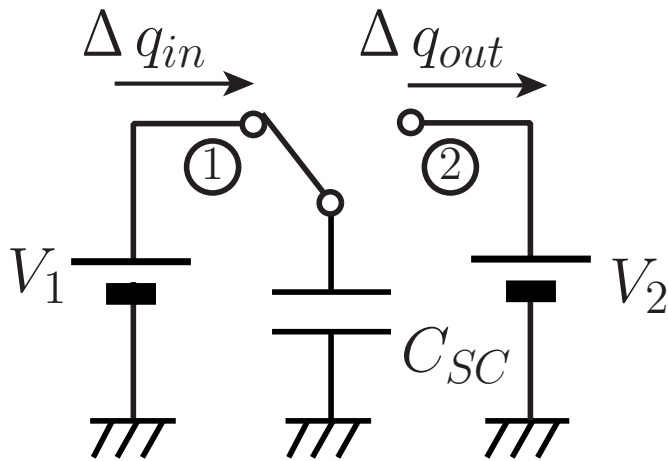
=

$$C_0=1\text{pF}, C_1=1\text{pF}$$

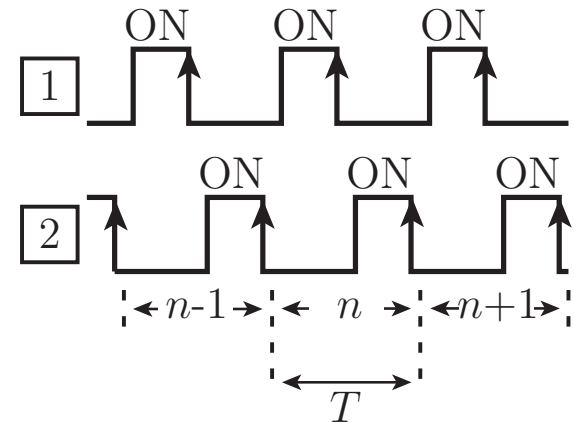
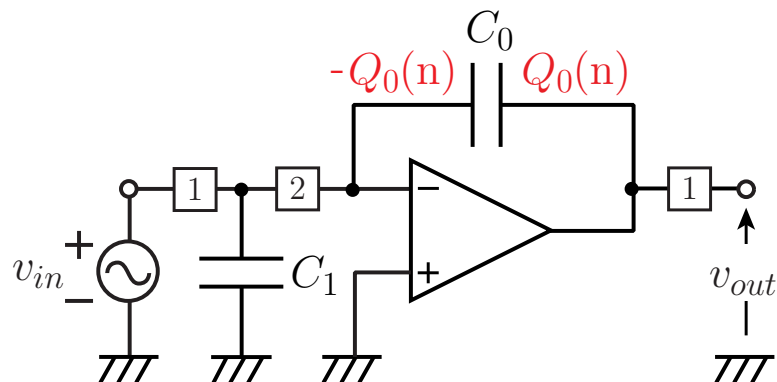
T: 水晶発振回路により正確

容量, 演算増幅器, スイッチ: 実現容易

スイッチトキャパシタ回路の解析

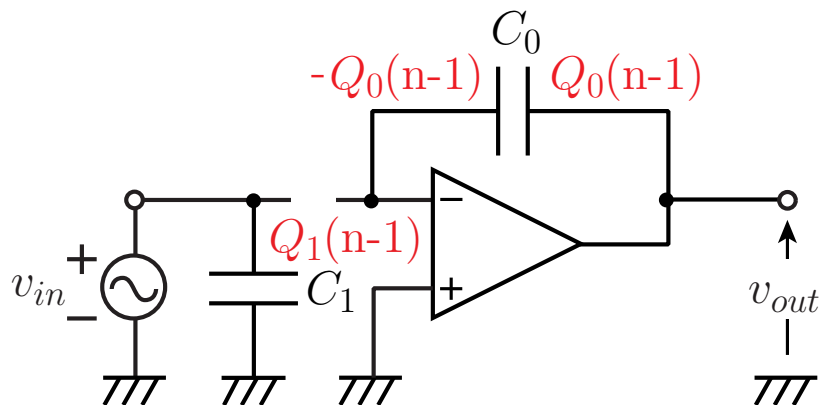


基本スイッチトキャパシタ積分回路の解析

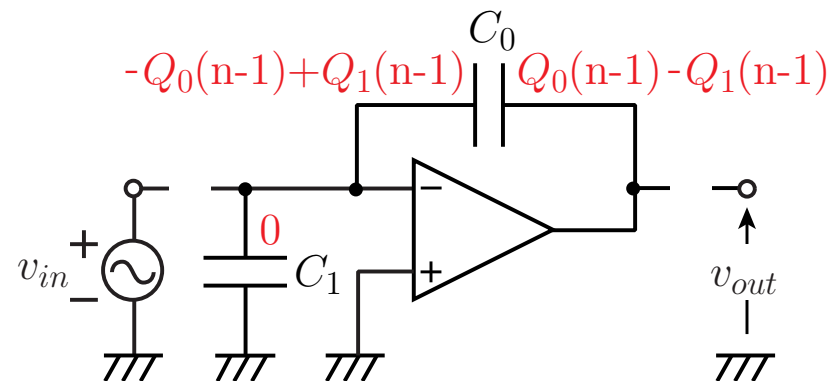


時刻n-1

スイッチ1が短絡
スイッチ2が開放

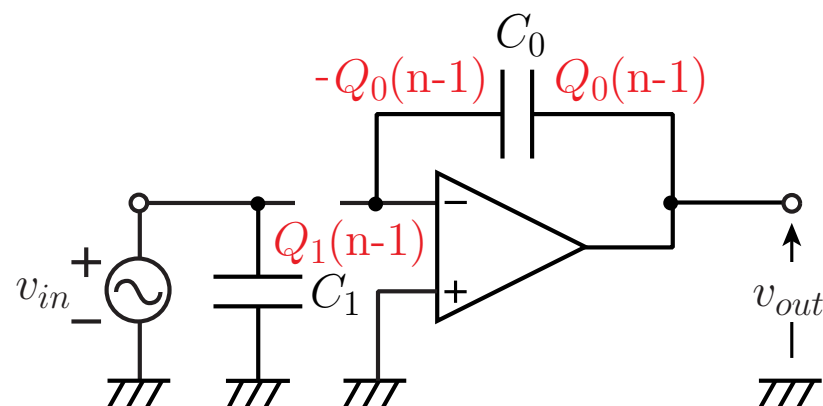


スイッチ1が開放
スイッチ2が短絡

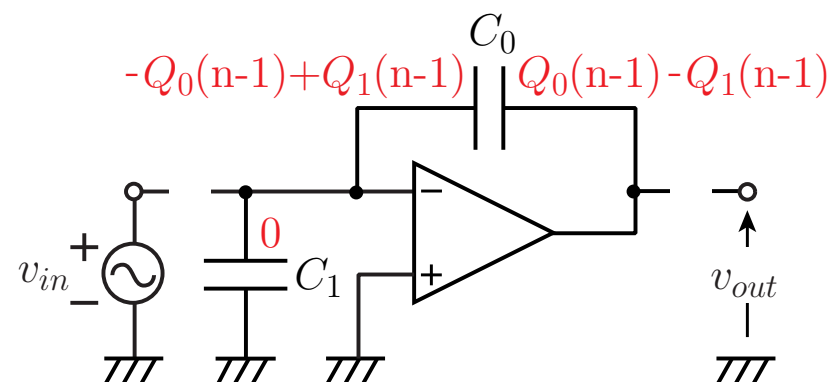


時刻n-1

スイッチ1が短絡
スイッチ2が開放



スイッチ1が開放
スイッチ2が短絡



$$-Q_0(n) = -Q_0(n-1) + Q_1(n-1)$$

$$Q_1(n-1) = C_1 v_{in}(n-1)$$

$$Q_0(n-1) = C_0 v_{out}(n-1)$$

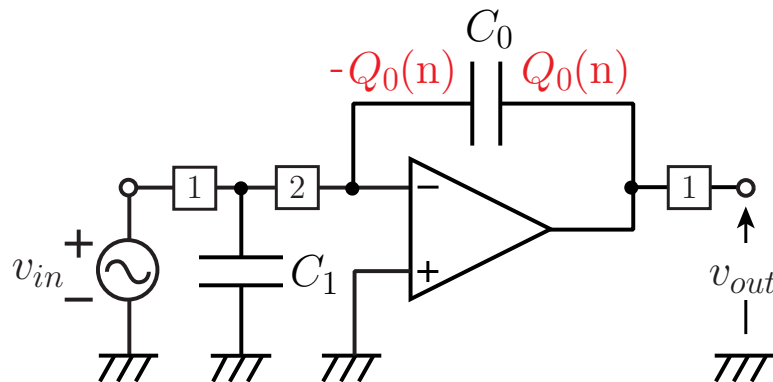
$$Q_0(n) = C_0 v_{out}(n)$$

$$-Q_0(n) = -Q_0(n-1) + Q_1(n-1) \longrightarrow Q_0(n) = Q_0(n-1) - Q_1(n-1)$$

$$Q_0(n) = C_0 v_{out}(n) \quad Q_0(n-1) = C_0 v_{out}(n-1) \quad Q_1(n-1) = C_1 v_{in}(n-1)$$

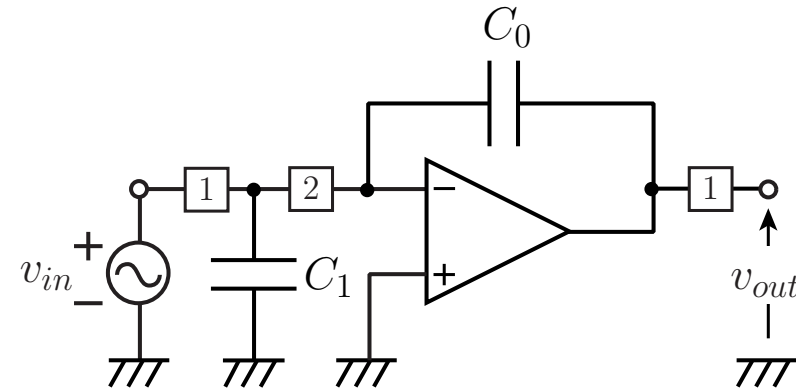
$$C_0 v_{out}(n) = C_0 v_{out}(n-1) - C_1 v_{in}(n-1)$$

$$C_0 V_{out}(z) = C_0 V_{out}(z) z^{-1} - C_1 V_{in}(z) z^{-1}$$



$$\frac{V_{out}(z)}{V_{in}(z)} = \frac{-C_1 z^{-1}}{C_0(1 - z^{-1})}$$

$$\frac{V_{out}(z)}{V_{in}(z)} = \frac{-C_1 z^{-1}}{C_0(1-z^{-1})}$$



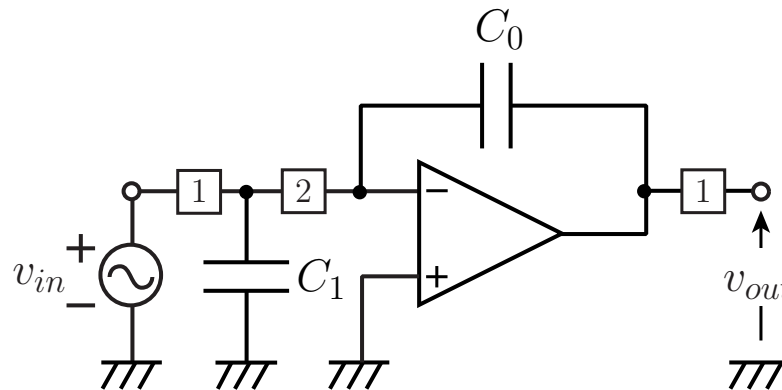
$z=e^{j\omega T}$ を代入

$$\begin{aligned} H(j\omega) &= \frac{-C_1 e^{-j\omega T}}{C_0(1-e^{-j\omega T})} = \frac{-C_1 e^{-j\omega T/2}}{C_0(e^{j\omega T/2} - e^{-j\omega T/2})} \\ &= \frac{-C_1 e^{-j\omega T/2}}{C_0 \{ \cos(\omega T/2) + j\sin(\omega T/2) - \cos(\omega T/2) + j\sin(\omega T/2) \}} \\ &= \frac{-C_1 e^{-j\omega T/2}}{j2C_0 \sin(\omega T/2)} \approx \frac{-C_1}{j\omega C_0 T} \quad (\because x \ll 1 \text{ のとき } \sin x \approx x) \end{aligned}$$

スイッチトキャパシタ積分回路の構成

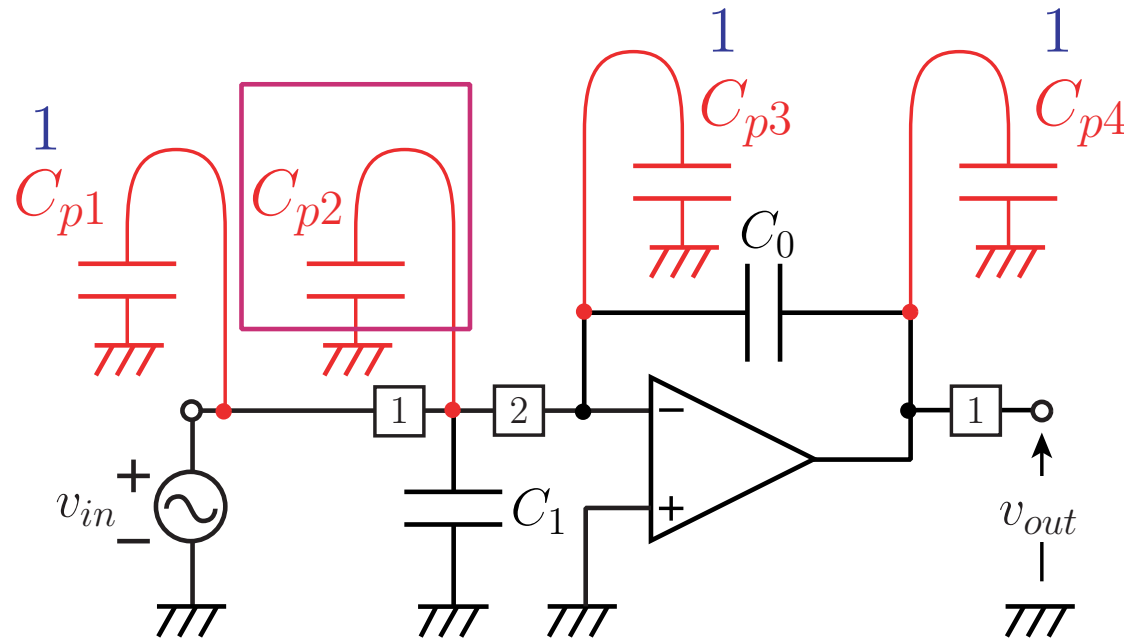
基本スイッチトキャパシタ積分回路の問題点

寄生容量



寄生容量が特性に影響を与えない3条件

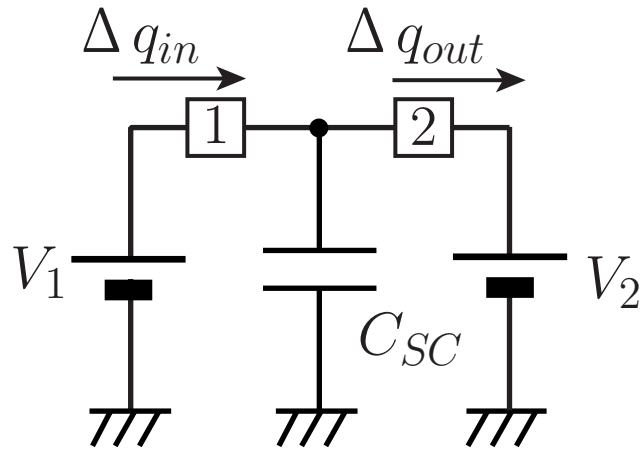
1. 常に電圧源または接地端子, 仮想接地端子のいずれかに接続されている寄生容量
2. 電圧源と接地端子に交互に接続される寄生容量
3. 仮想接地と接地端子に交互に接続される寄生容量



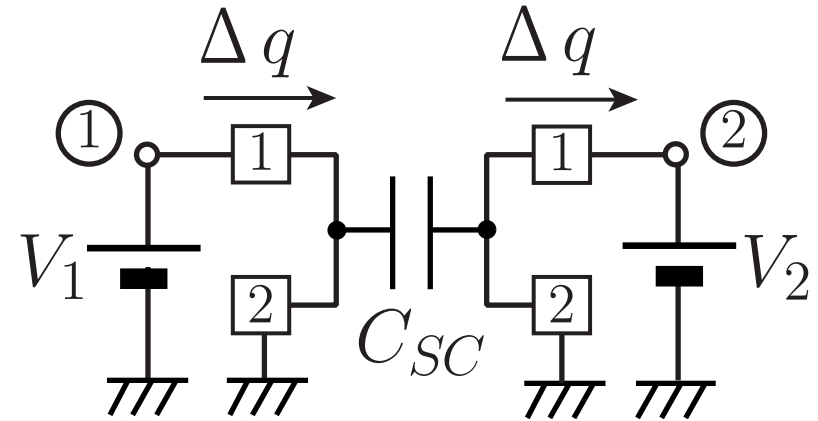
寄生容量に有感なスイッチトキャパシタ回路

1. 常に電圧源または接地端子, 仮想接地端子のいずれかに接続されている寄生容量
2. 電圧源と接地端子に交互に接続される寄生容量
3. 仮想接地と接地端子に交互に接続される寄生容量

寄生容量への対策



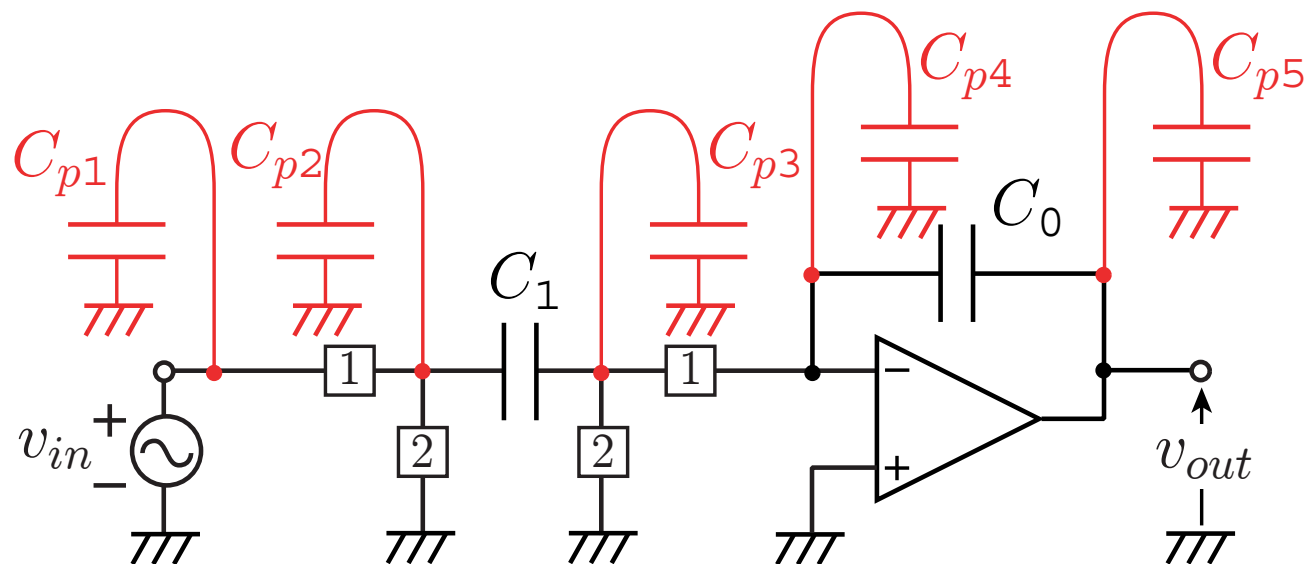
$$\Delta q_{out} = \Delta q_{in} = C_{SC} (V_1 - V_2)$$



$$\Delta q = C_{SC} (V_1 - V_2)$$

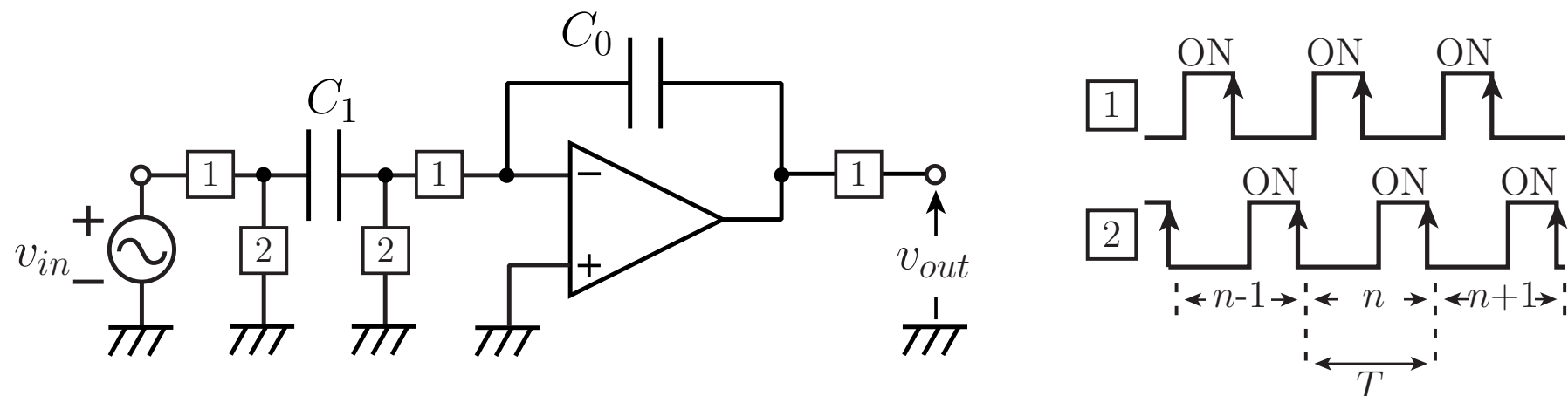
電荷の移動量: 同じ

電荷の移動のタイミング: 異なる



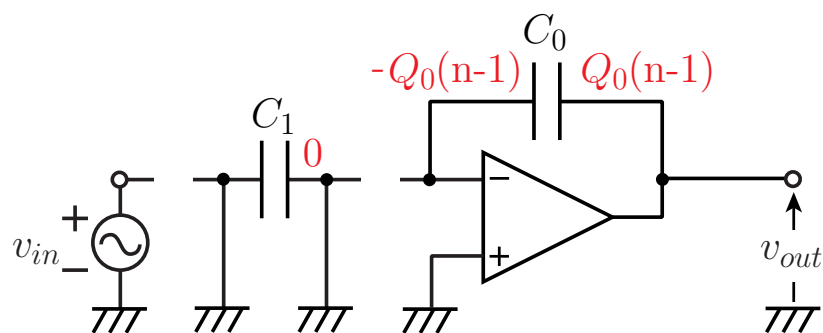
問 上の回路は寄生容量の影響を受けないスイッチトキャパシタ積分回路である．また，全ての節点と接地間の寄生容量も示されている．この積分回路が，これら寄生容量がスイッチトキャパシタ積分回路に影響を与えない理由を3条件から選べ．

寄生容量に不感なスイッチトキャパシタ積分回路(1)



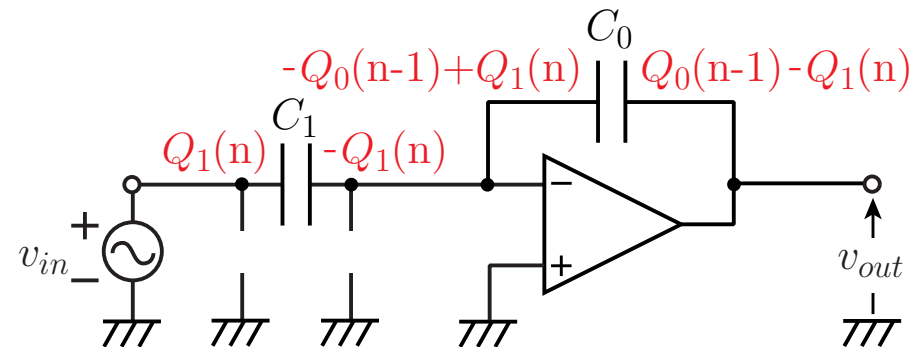
時刻 $n-1$

スイッチ1が開放
スイッチ2が短絡



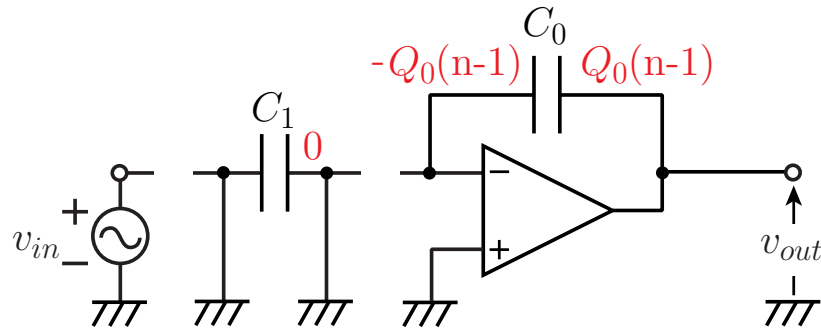
時刻 n

スイッチ1が短絡
スイッチ2が開放



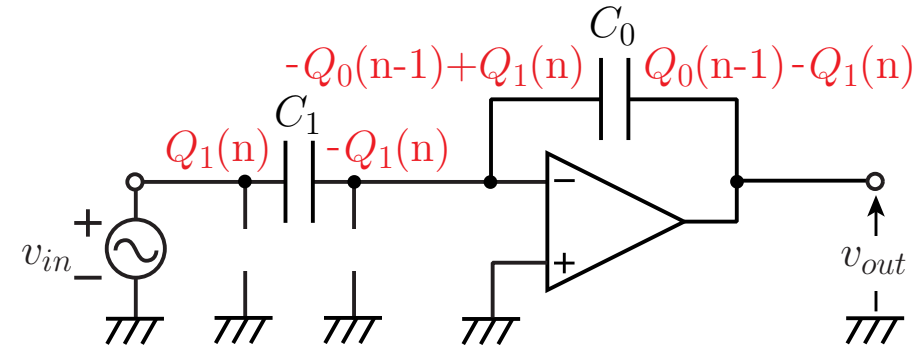
時刻 $n-1$

スイッチ1が開放
スイッチ2が短絡



時刻 n

スイッチ1が短絡
スイッチ2が開放



$$-Q_0(n) = -Q_0(n-1) + Q_1(n)$$

$$Q_1(n) = C_1 v_{in}(n)$$

$$Q_0(n-1) = C_0 v_{out}(n-1)$$

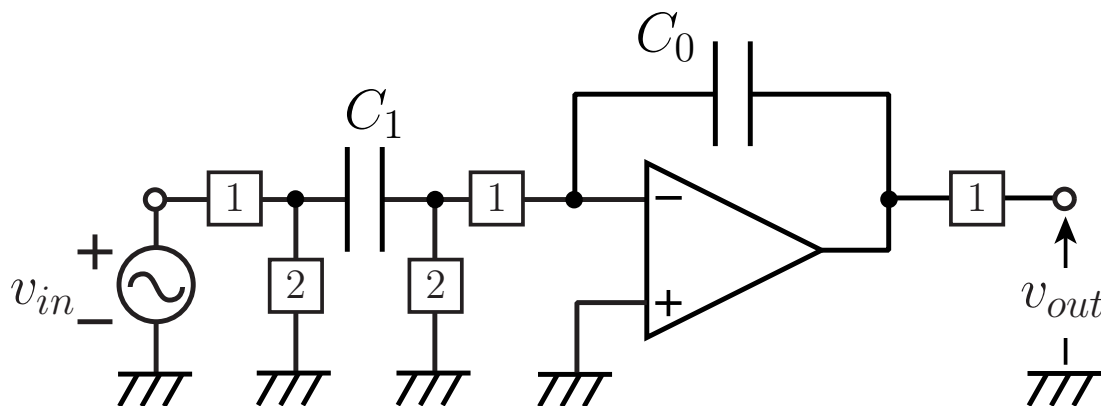
$$Q_0(n) = C_0 v_{out}(n)$$

$$\boxed{-Q_0(n) = -Q_0(n-1) + Q_1(n)} \quad \longrightarrow \quad \boxed{Q_0(n) = Q_0(n-1) - Q_1(n)}$$

$$Q_0(n) = C_0 v_{out}(n) \quad Q_0(n-1) = C_0 v_{out}(n-1) \quad Q_1(n) = C_1 v_{in}(n)$$

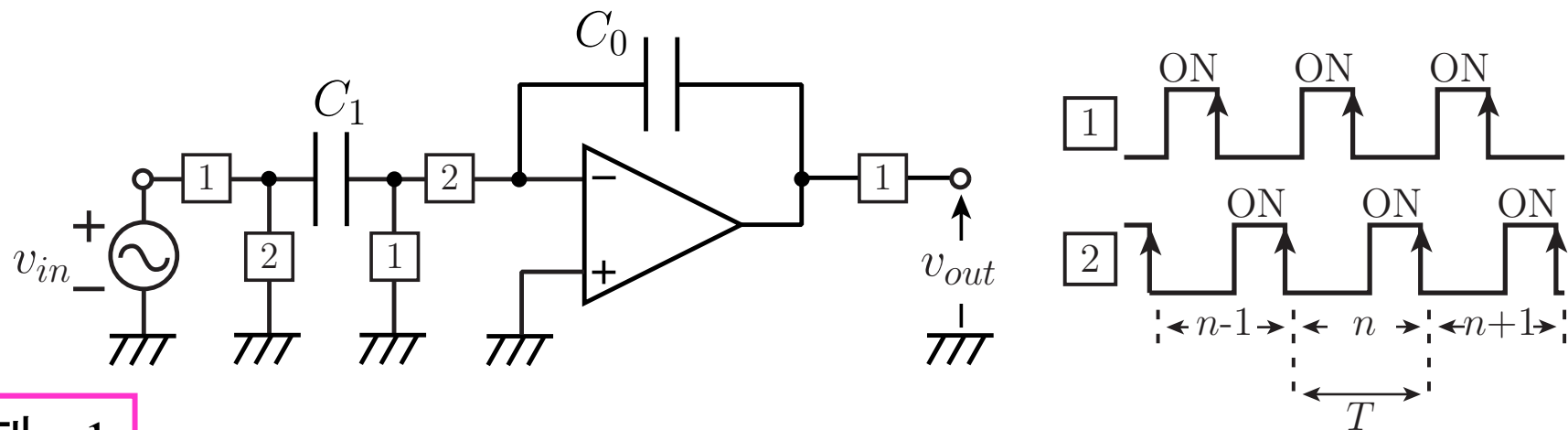
$$C_0 v_{out}(n) = C_0 v_{out}(n-1) - C_1 v_{in}(n)$$

$$C_0 V_{out}(z) = C_0 V_{out}(z) z^{-1} - C_1 V_{in}(z)$$



$$\boxed{\frac{V_{out}(z)}{V_{in}(z)} = \frac{-C_1}{C_0(1-z^{-1})}}$$

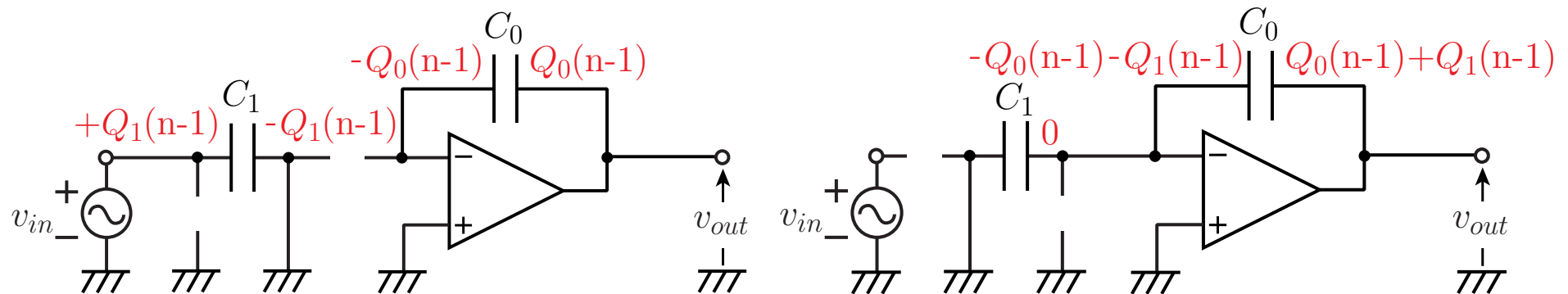
寄生容量に不感なスイッチトキャパシタ積分回路(2)



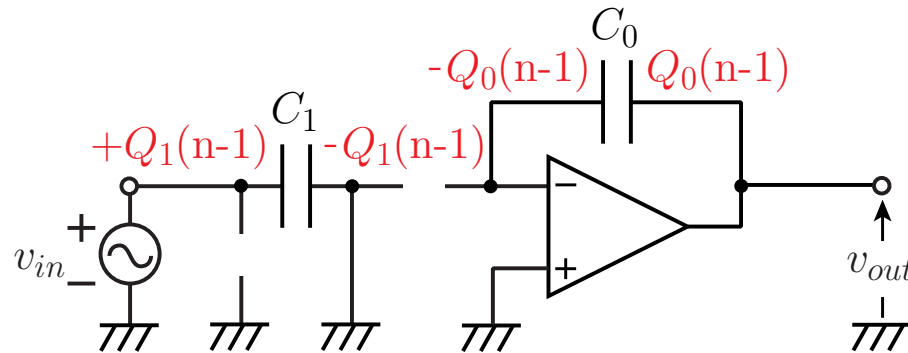
時刻n-1

スイッチ1が短絡
スイッチ2が開放

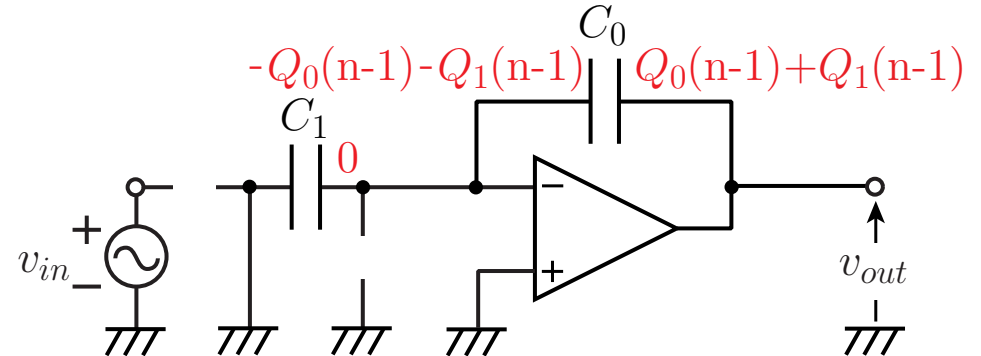
スイッチ1が開放
スイッチ2が短絡



スイッチ1が短絡
スイッチ2が開放



スイッチ1が開放
スイッチ2が短絡



$$-Q_0(n) = -Q_0(n-1) - Q_1(n-1)$$



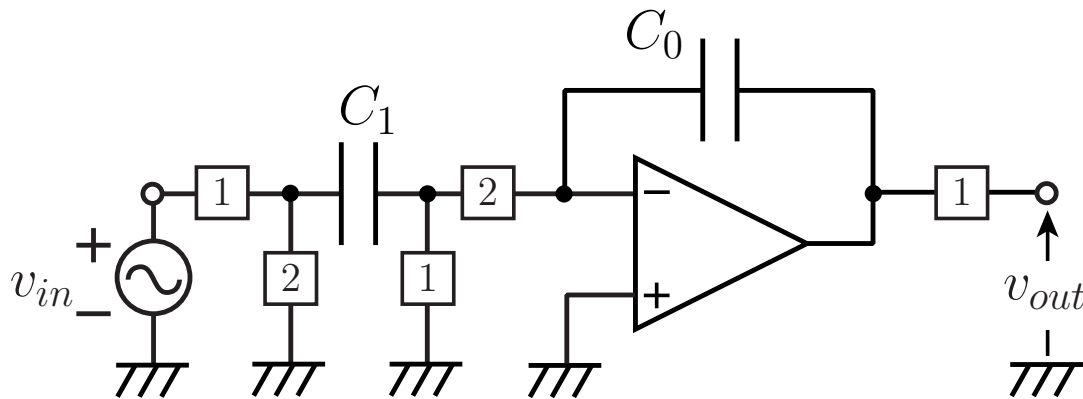
$$Q_0(n) = Q_0(n-1) + Q_1(n-1)$$

$$Q_0(n) = C_0 v_{out}(n) \quad Q_0(n-1) = C_0 v_{out}(n-1) \quad Q_1(n-1) = C_1 v_{in}(n-1)$$

$$C_0 v_{out}(n) = C_0 v_{out}(n-1) + C_1 v_{in}(n-1)$$

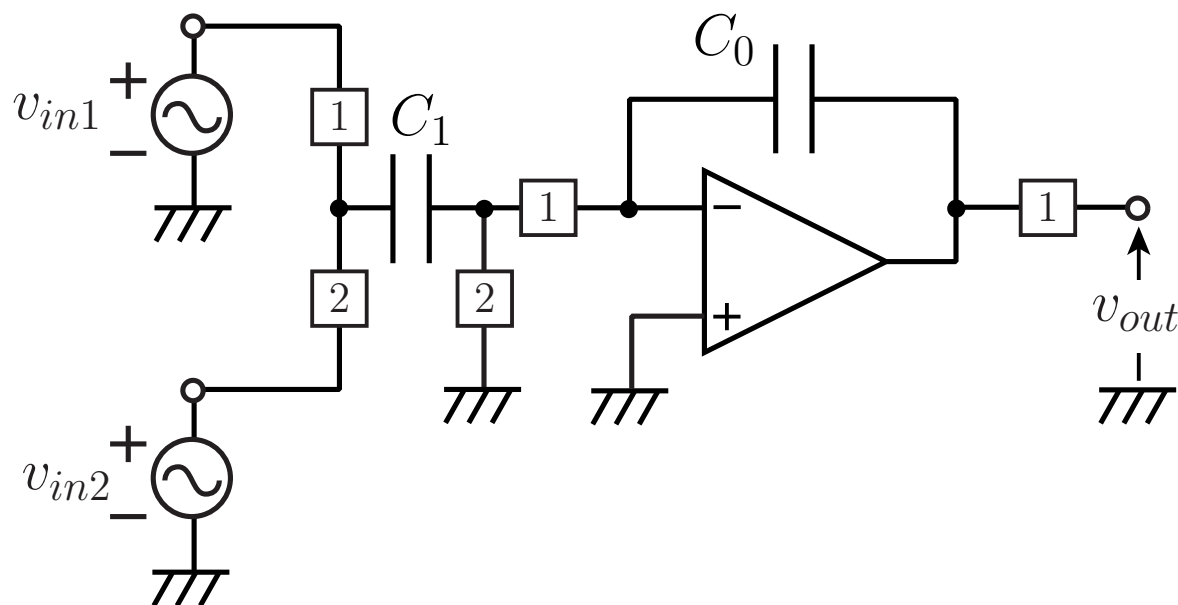
$$C_0 v_{out}(n) = C_0 v_{out}(n-1) + C_1 v_{in}(n-1)$$

$$C_0 V_{out}(z) = C_0 V_{out}(z) z^{-1} + C_1 V_{in}(z) z^{-1}$$



$$\frac{V_{out}(z)}{V_{in}(z)} = \frac{C_1 z^{-1}}{C_0(1 - z^{-1})}$$

寄生容量に不感なスイッチトキャパシタ積分回路(3)



問 上の回路は寄生容量の影響を受けないスイッチトキャパシタ積分回路である．この回路の出力電圧 v_{out} を v_{in1} と v_{in2} , C_1 , C_2 を用いて表せ．